

R&E - Feature #1075

Support # 993 (In Progress): Cadence tutorial for Orcad (Component management)

Cadence tutorial feedback & review

04/24/2014 04:32 AM - Izerg

Status:	In Progress	Start date:	04/24/2014
Priority:	Normal	Due date:	
Assignee:	tin	% Done:	10%
Category:		Estimated time:	0.00 hour
Target version:	Education		

Description

<http://xdevs.com/article/orcad/>
вопросы, дополнения

History

#1 - 04/24/2014 04:33 AM - Izerg

... Создаем проект Cadence:
не указано - какой именно модуль каденсы запускать

... создание компонента:
компонент создается с нуля, откуда взялся готовый паттерн?

... не описано, как войти в режим, где скрыть видимость имен пинов

нет описания как создавать паттерн, без него - описание старта - не полно.

#2 - 04/24/2014 06:01 AM - Izerg

попутно вопрос:

если проект - материнская плата.
структура проекта?
- 1 лист? (странное было бы явление, но такое бывает)
- многолистовый проект
- иерархический блочный проект со схемами блоков на отдельных листах
- иерархический проект, с подчиненными внешними документами схем модулей

Для распределенной работы - 1 общая библиотека, или на каждый уровень иерархии - свои библиотеки?

Подготовка тех. документации (понятно, что ГОСТов нет, но что-то используется?)
- какие стандарты используются?
- схемные элементы: метрика или дюймы, стандарты на условное графическое обозначение элемента?
- паттерны: библиотеки по IPC ? или библиотеки, рекомендованные производителем чипа? или библиотеки рекомендованные производством - сборщиком? или библиотеки - местного технолога?
- обязательный список минимального комплекта документов на изделие?
- сборочные чертежи делаются средствами Каденсы, внешнего ПО? или не делаются ?

#3 - 04/24/2014 08:56 PM - tin

- Status changed from New to In Progress

- % Done changed from 0 to 10

По Allegro отдельная статья должна быть.

Izerg wrote:

попутно вопрос:

если проект - материнская плата.
структура проекта?
- 1 лист? (странное было бы явление, но такое бывает)
- многолистовый проект
- иерархический блочный проект со схемами блоков на отдельных листах
- иерархический проект, с подчиненными внешними документами схем модулей

Для распределенной работы - 1 общая библиотека, или на каждый уровень иерархии - свои библиотеки?

Подготовка тех. документации (понятно, что ГОСТов нет, но что-то используется?)
- какие стандарты используются?
- схемные элементы: метрика или дюймы, стандарты на условное графическое обозначение элемента?
- паттерны: библиотеки по IPC ? или библиотеки, рекомендованные производителем чипа? или библиотеки рекомендованные производством - сборщиком? или библиотеки - местного технолога?
- обязательный список минимального комплекта документов на изделие?
- сборочные чертежи делаются средствами Каденсы, внешнего ПО? или не делаются ?

Это вопросы скорее системного проектирования, чем среды Cadence.

Например в случае проекта [КХ](#) структура проекта:

- иерархический проект, разбитый по модулям (физическим платам), в целях упрощения синхронизации схемы<-платы->чертежи. Т.е. одна плата - одна схема, один чертеж и комплект докуменатции на модуль. К тому же этот подход легче учитывать в контроле версий плат/софта - различные версии модулей могут по разному себя вести в системе.
- единая библиотека на все модули в рамках всего проекта. Специальные элементы - дублируются с сохранением оригинального элемента для общих нужд.
- тех-документация - еще думаю, как вариант гибрид статей (по модулям, опять же) + репозиторий.
- элементы - дюймы (mils), УГО - в теории IPC. Причина пожалуй "исторически" сложилась.
- паттерны - рекомендованные производителем компонента + рекомендации производства.
- ТЗ, Схема принципиальная электрическая, шелкография и сборочный чертеж (обе стороны), чертеж монтажа в случае сборки, BOM, сертификат на плату, документация инженера
- Сборочные чертежи на платы - средствами Cadence, сборочные чертежи модуля - Solidworks.

#4 - 04/24/2014 09:04 PM - Izerg

документация инженера

? это что ?

Сборочные чертежи на платы - средствами Cadence,

если плата без модулей, но с "извращенным монтажем", то там средствами плоского чертежа не выкрутишься, или собственная сборка, или на производстве начудят.

...
интересно что бедет, если я "<http://xdevs.com/article/orcad/>" попробую редактировать :)

#5 - 04/24/2014 09:14 PM - tin

Izerg wrote:

документация инженера

? это что ?

Описание всех костьюлей и педалей, и связующие данные "например описание назначений портов, сигналов ошибок, и кодов".

Сборочные чертежи на платы - средствами Cadence,

если плата без модулей, но с "извращенным монтажем", то там средствами плоского чертежа не выкрутишься, или собственная сборка, или на производстве начудят.

Solidworks.

интересно что бедет, если я "<http://xdevs.com/article/orcad/>" попробую редактировать :)

Мне тоже интересно, давай посмотрим, <http://xdevs.com/admin>
Форматирование идентично [redmine textile](#)

#6 - 04/30/2014 12:08 PM - tin

- Project changed from _dev.xdevs.com to R&E

- Target version set to Education

- Parent task set to #993

Moved to 993 issue

